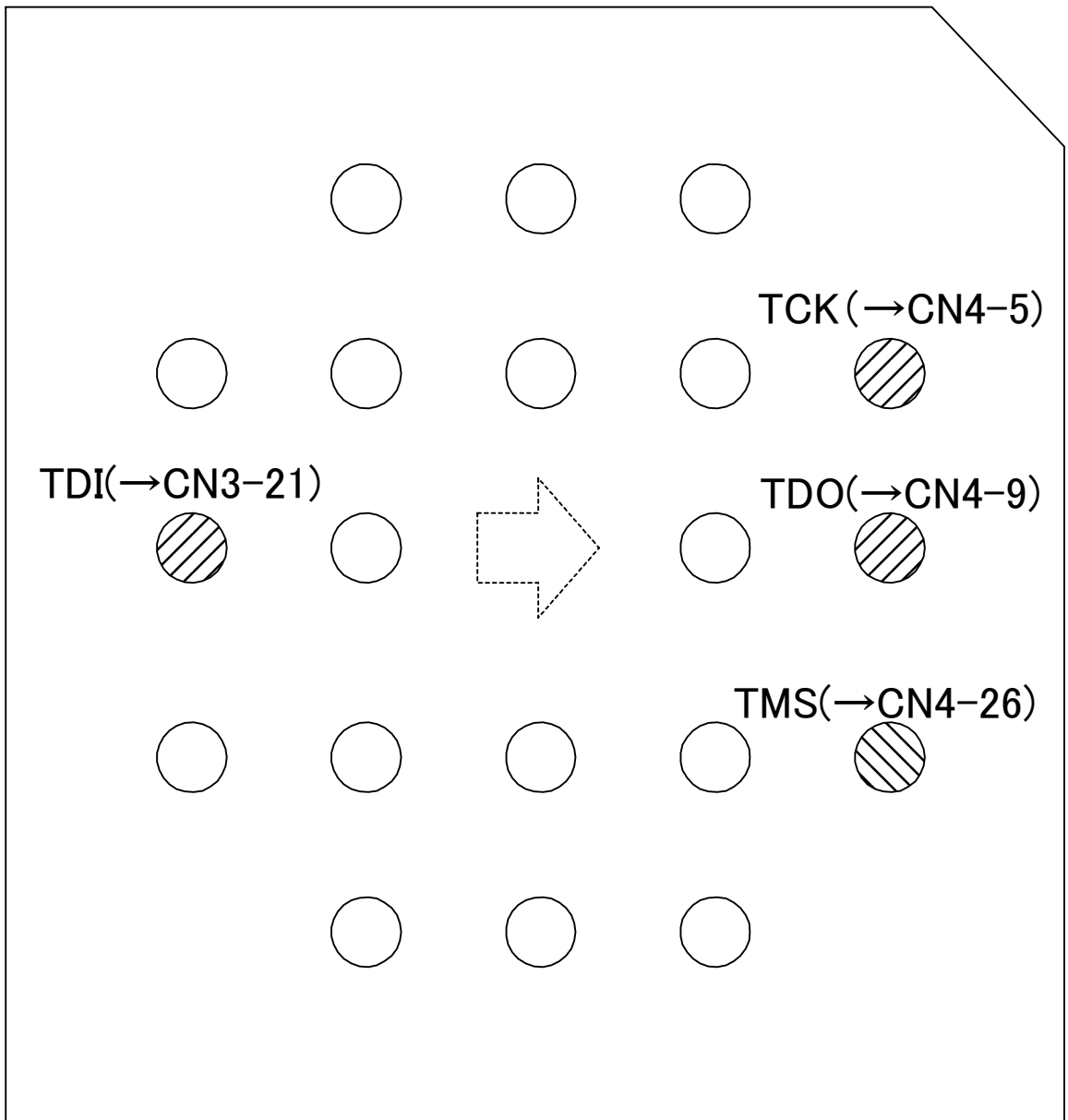


HuMAN DATA FLEK START CSP-004D

JP6 をすべて 2-3(EPC2JTAG) 側にした場合に、専用ケーブル接続時、EPC2用予備コネクタに平行ポートからくるJTAG相当信号線の位置 (→表記は、FPGAの接続先コネクタと、ピン番号)



平行コネクタ側



FPGAソケット側